JP 4116955 A APR 1992

AVAILABLE COPY

(54) SEMICONDUCTOR DEVICE

(11) 4-116955 (A)

(43) 17.4.1992 (19) JP

(21) Appl. No. 2-237412 (22) 7.9.1990

(71) NEC CORP (72) TADAYOSHI SAITO

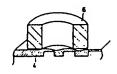
(51) Int. Cl⁴. H01L23/00

PURPOSE: To contrive the improvement of the suction rate of a suction nozzle by a method wherein when a semiconductor chip is molded with resin, display regions, which are flattened with a resin, of characters and a polarity mark are provided on the surface, which is molded with resin, of the chip.

CONSTITUTION: The display of characters 2 and the display of a polarity mark 3 are respectively formed on the surface of a molding resin member 1 by a laser marking system. A transparent resin film 4 is applied on the surface, which is subjected to laser marking, of the member 1 and the surface of the member 1 is flattened. By this surface treatment, a problem of an intake leakage, which has been hitherto generated, is solved, because when other lead terminals 5 are soldered and mounted on a circuit board, a suction nozzle 6 can be sufficiently adhered closely to the surface of the resin.







BEST AMAN SILE COPY

BEST AVAILABLE COPY

⑩日本国特許庁(JP)

⑩特許出願公開

⑫ 公 開 特 許 公 報 (A) 平4-116955

இint, Ci. 5

庁内整理番号 識別記号

❸公開 平成4年(1992)4月17日

H 01 L 23/00

7220-4M

審査請求 未請求 請求項の数 3 (全3頁)

半導体装置 ❷発明の名称

> **2)**# 顧 平2-237412 顧 平2(1990)9月7日

東京都港区芝5丁目7番1号 日本電気株式会社内 忠 義 の発明 者

日本電気株式会社 勿出 願 人

東京都港区芝5丁目7番1号

弁理士 内原 四代 理 人

1. 発明の名称

- 2. 特許請求の範囲
 - (1) 半導体チップを樹脂モールドする半導体装 置において、前記樹脂モールド部材の表面 に、樹脂により平坦化される文字または極性 マークからなる表示領域を備えることを特徴 とする半導体装置。
 - (2) 前記表示領域の文字または極性マークがイ ンクの掠印またはレーザーマーキングで形成 され、透光性樹脂のコーティング膜で平坦化 されることを特徴とする額求項(1) 記載の半
 - (3) 前記表示領域の文字または極性マークが発 色感光性樹脂膜の露光手段で平坦に形成され ることを特徴とする請求項(1) 記数の半導体 装置.
- 3. 発明の詳細な説明

【産業上の利用分野】

本発明は半導体装置に関し、特に樹脂封止さ れた面実装型半導体装置の表示面の構造に関す

{従来の技術}

従来、半導体装置のモールド樹脂部材の表面 には、品名または極性が文字または特定マーク で表示される。通常、この表示はインクによる 撩印またはレーザーマーキングで行われるが、 パッケージが小型化されて来ると(例えば、縦 1.6mm 横 0.8mm)、表示領域の占有面積率がほ ほ50%にもなるので、表示に使われる文字や 極性マークが装面積に比較して大きなものとな る。従ってインクによる表示の場合は、約10 μmの厚さにインクが盛りあがり、また、レー ザーマーキングによる場合は、樹脂表面に凹状 の進が形成される。

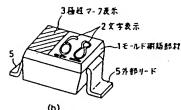
[発明が解決しようとする課題]

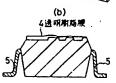
したがって、従来の表示方法を採用した半導 体装置はバッケージの表面が凹凸となるので、 テーピングテープ上から回路基板への実装が行

BEST AWAILABLE COPY

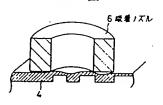
特閒平4-116955 (3)

第 1 図 (a)

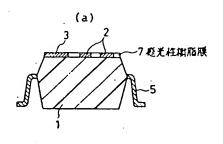




第 2 図



第 3 図



(b)

